

Curriculum Vitae

Massimo Cantarini

Attuale Posizione

Da Ottobre 2017

INPS – DCTII - Area Sistemi, Infrastrutture e Problem Management

Funzionario informatico con responsabilità tecnica dell'infrastruttura di rete di telefonia fissa. Attività di progettazione, gestione e manutenzione della rete VoIP/UCC e dei relativi servizi.

Esperienza Professionale Precedente

2011 - 2017

Sviluppo Software Embedded

Quixant Italia S.r.l., Torrita Tiberina (Roma) - Piattaforme hardware per gaming

Sviluppo librerie per comunicazioni su bus seriale I2C, SPI, 1-Wire. Sviluppo protocolli di comunicazione in ambito gaming. Sviluppo di tool per test hardware di board proprietarie Quixant.

Sviluppo SW per produzione di librerie e tool di test su piattaforme Quixant in ambiente Windows e Linux.

2009 - 2011

Ricerca Scientifica e Tecnologica

RadioLabs, Roma - Consorzio Università Industria, laboratori di radiocomunicazioni

Progettazione del livello Data Link di una rete MANET per servizi voce e dati.

Studio e sviluppo dei sottostrati protocollari MAC e RLC per una rete MANET. Validazione dei requisiti e delle procedure attraverso la realizzazione di un simulatore in ambiente Omnest.

1997 - 2008

Ricerca e Sviluppo

Ericsson Telecomunicazioni S.p.A., Roma – Progettazione e Sviluppo di sistemi per telecomunicazioni.

Progettazione e sviluppo nel centro R & D di Ericsson Telecomunicazioni S.p.A., dipartimento "*Microelectronics System Engineering & Development*", con qualifica di "Technical Development Engineer". Attività svolte nelle seguenti aree tecniche: Digital Signal Processing, Circuit Switched Data, Transcoders, Real Time Open Systems e Ethernet Switching.

Sviluppo della "Command Line Interface" nell'ambito della funzionalità di "Ethernet Switching Security" per la piattaforma AXE.

Sviluppo della funzionalità di "Group Switch Interface", integrata nel sistema operativo della piattaforma hardware GARP-2, a livello "Regional Processor" del sistema AXE.

Sviluppo dell'interfaccia preposta alla conversione di formato Trau/TFO nell'ambito del progetto "Tandem Free Operation" per lo standard GSM. Sviluppo di applicativi per i test di produzione.

Sviluppi in ambiente "Circuit Switched Data": aggiornamento a livello implementativo dei protocolli HDLC, ASHDLC ed IuUP e sviluppo dell'interfaccia NbUP per lo standard UMTS.

Progettazione e sviluppo delle funzionalità di "DTMF Receiver" e di "Continuity Check" per lo standard UMTS.

Responsabile della manutenzione a livello firmware del prodotto "Conference Call Devices".

Razionalizzazione hardware della board PDSPL: porting di applicazioni preesistenti sulla nuova piattaforma, con conseguente adattamento degli hardware driver al nuovo ambiente.

	Progetto e sviluppo del prodotto "Automatic identification Of calling subscriber Number", funzione necessaria per trasmettere/ricevere l'identità dell'utente chiamante, basato sul sistema di segnalazione MF per il mercato russo. Implementazione del ricevitore MF. Docente del corso "TMS320C54x DSP Family - Texas Instruments", nell'ambito della formazione aziendale.
1996 - 1997	Formazione professionale Cedel, Roma - Settore della formazione professionale Coordinatore tecnico-didattico del corso di formazione post diploma "Communication Manager".
Istruzione e Formazione	
1996	Laurea in Ingegneria Elettronica, indirizzo Telecomunicazioni, Università di Roma, La Sapienza. Tesi Sperimentale in " <i>Elaborazione Numerica dei Segnali</i> " svolta presso la Fondazione Ugo Bordoni.
1996	Abilitazione all'esercizio della professione di Ingegnere, Università di Roma, La Sapienza
Capacità e competenze personali	Ottima conoscenza dell'Inglese sia scritto sia parlato. Padronanza dell'informatica applicata e capacità di utilizzo dei pacchetti informatici standard sulle piattaforme Windows, Unix e Linux. Ottima conoscenza dei linguaggi C, C++, C#, Matlab, Perl, PowerShell ed Assembler TMS320C54x.